

# SPECIFICATION

**MODEL: B08026-LAP-USB 1.1-M**

**PART NO :** \_\_\_\_\_

**VERSION :** V1.63

| Approver |    | Check | Design |
|----------|----|-------|--------|
| GM       | PM |       |        |
|          |    |       |        |

| Customer Confirm |
|------------------|
|                  |

---

# 目錄

|   |            |   |
|---|------------|---|
| 1 | 軟體註冊 ..... | 3 |
| 2 | 人機介面 ..... | 6 |
| 3 | 使用說明 ..... | 9 |

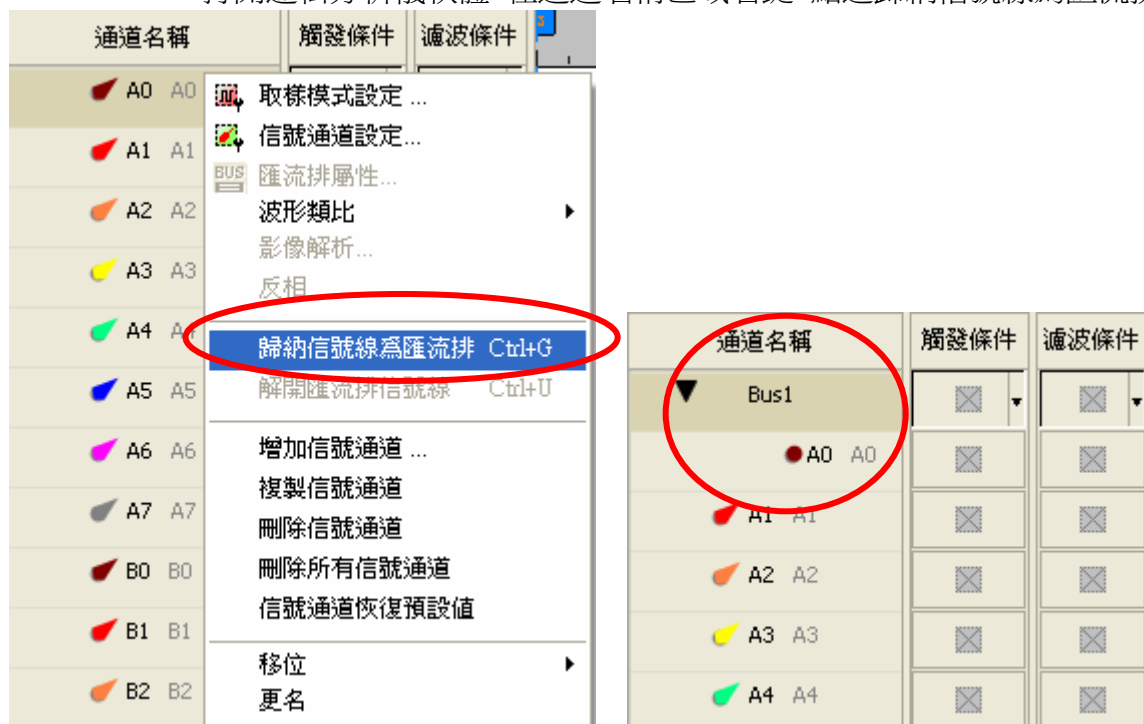
## 1 軟體註冊

軟體註冊請依照下列步驟進行註冊。

※ 注 1：所有匯流排註冊方式皆相同，註冊時依照流程即可，下圖註冊以 BUS 匯流排協定為範例，藉以參考。

※ 注 2：本說明書若有任何改動恕不另行通知。因模組版本升級而造成的與本說明書不符，以模組軟體為準。

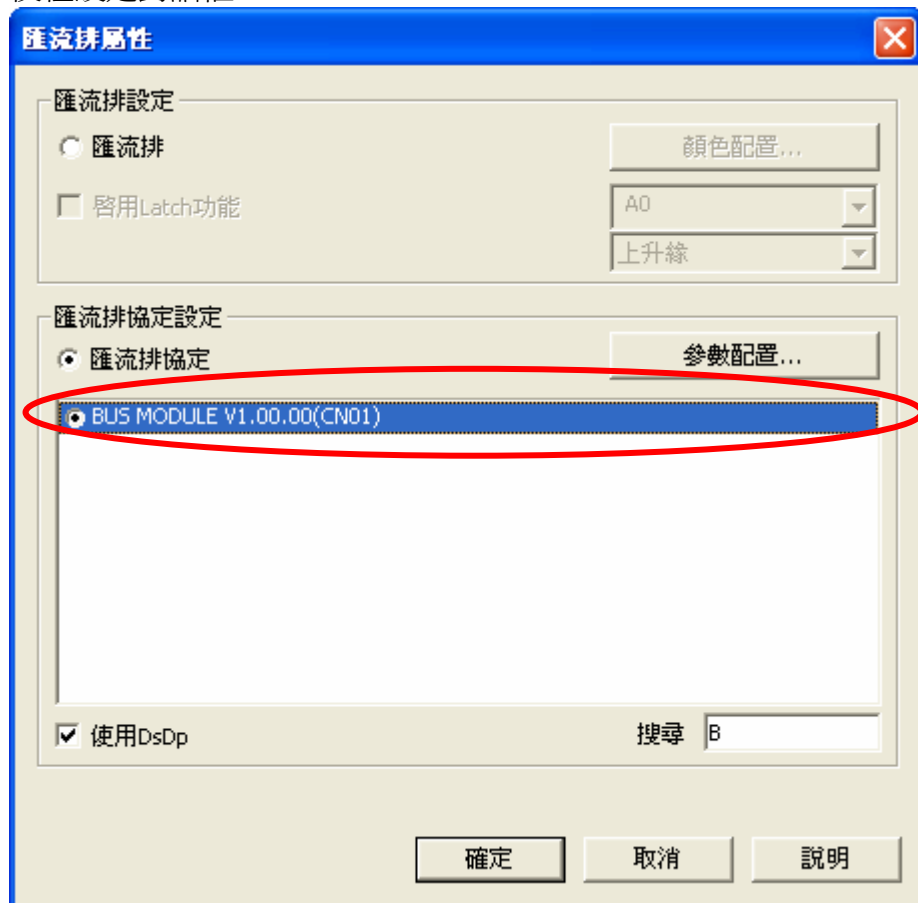
**STEP 1.** 打開邏輯分析儀軟體，在通道名稱區域右鍵，點選歸納信號線為匯流排，把 A0 歸納為 Bus1。



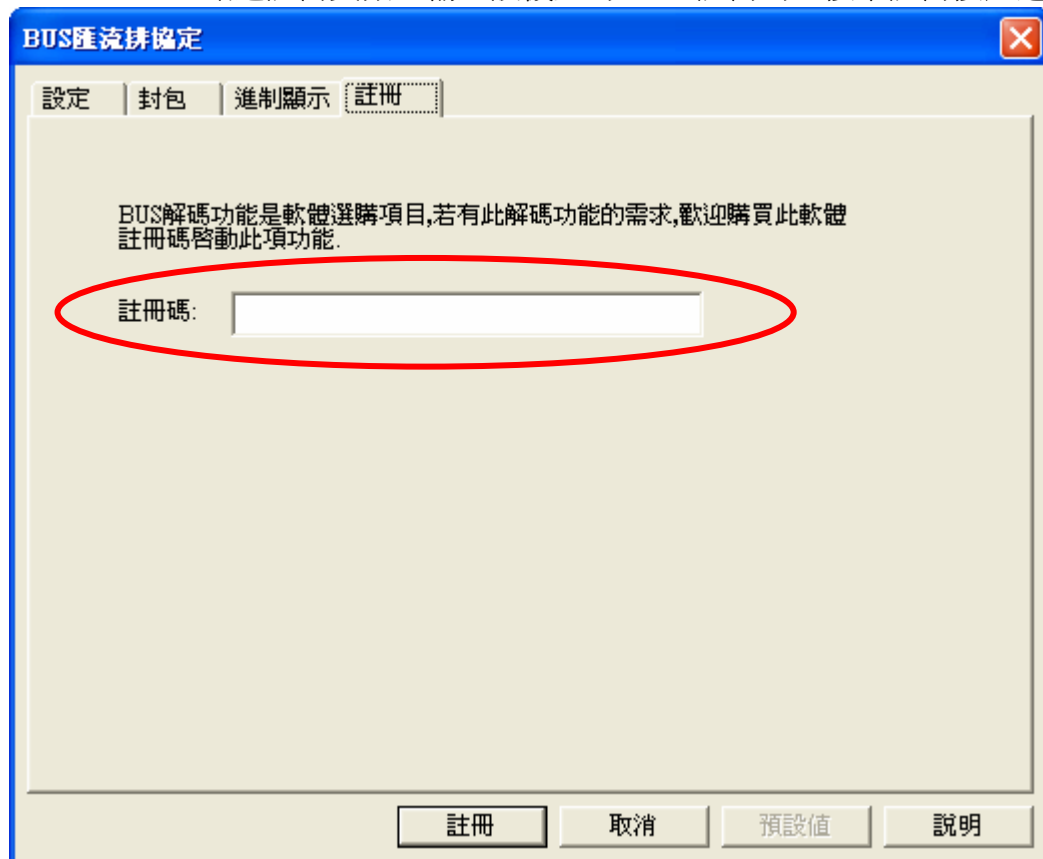
**STEP 2.** 選擇 Bus1，再在通道區域右鍵，點選匯流排屬性，調出匯流排屬性對話框。



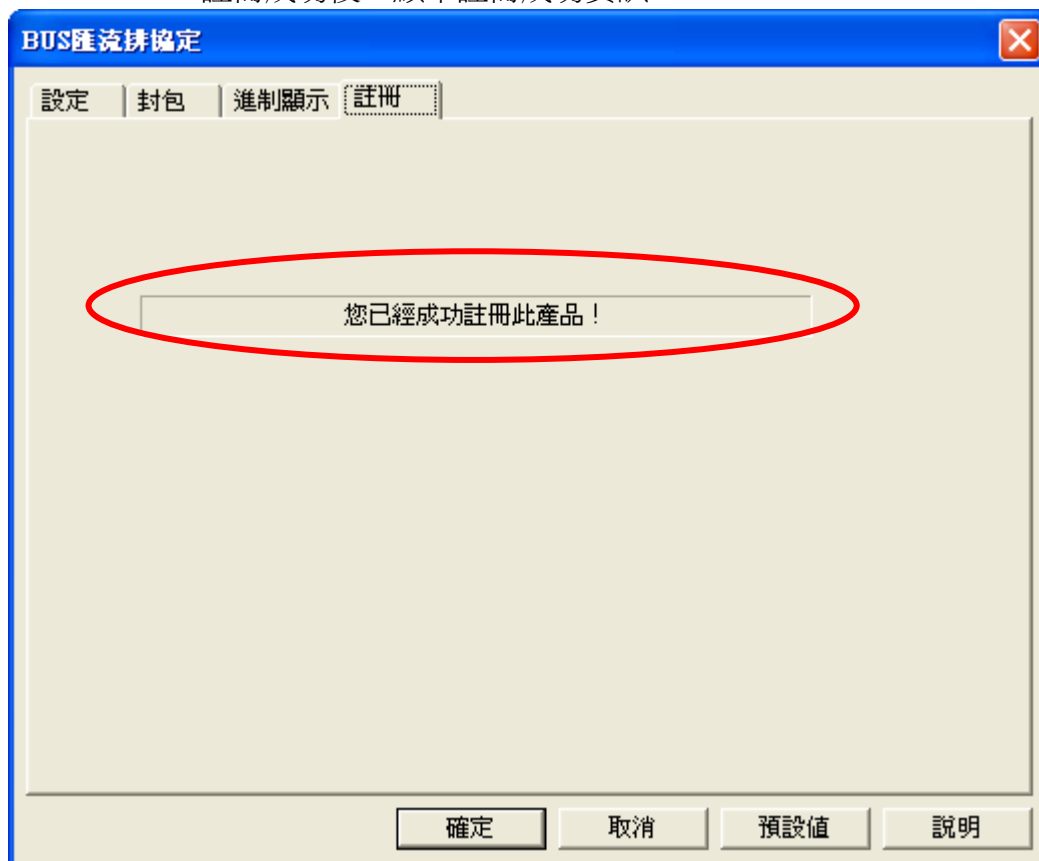
**STEP 3.** 在匯流排屬性對話框，點選 BUS MODULE V1.00.00(CN01)，再單擊參數配置按鈕調出該模組設定對話框。



**STEP 4.** 點選註冊頁籤，輸入該機型的 BUS 註冊碼，按下註冊按鈕進行註冊。



**STEP 5.** 註冊成功後，顯示註冊成功資訊。



## 2 人機介面

在設定部分，相關設定如下圖介面。

### 設定頁



#### 通道設定：

USB1.1 需要 D+與 D-資料線解碼。

#### 匯流排協定設定：

可以分析低速與全速兩種模式。

核取方塊“解碼 USB 標準請求和描述符”用來區分解碼的階層。

#### 匯流排協定顏色：

使用者可自行設定解碼欄位的顏色。

## 封包頁

USB 1.1匯流排協定

設定 封包 進制顯示 註冊

| 項目                                            | 顏色                                                                                | 項目                                             | 顏色                                                                                 |
|-----------------------------------------------|-----------------------------------------------------------------------------------|------------------------------------------------|------------------------------------------------------------------------------------|
| <input checked="" type="checkbox"/> Sync      |  | <input checked="" type="checkbox"/> H-D/D-H    |  |
| <input checked="" type="checkbox"/> Packet ID |  | <input checked="" type="checkbox"/> Type       |  |
| <input checked="" type="checkbox"/> Frame     |  | <input checked="" type="checkbox"/> Recipient  |  |
| <input checked="" type="checkbox"/> Address   |  | <input checked="" type="checkbox"/> wValue     |  |
| <input checked="" type="checkbox"/> Endpoint  |  | <input checked="" type="checkbox"/> bRequest   |  |
| <input checked="" type="checkbox"/> Data      |  | <input checked="" type="checkbox"/> wIndex     |  |
| <input checked="" type="checkbox"/> CRC       |  | <input checked="" type="checkbox"/> wLength    |  |
| <input checked="" type="checkbox"/> Describe  |  | <input checked="" type="checkbox"/> Descriptor |  |

確定 取消 預設值 說明

封包部分可依使用者選擇相關顏色進行調整。

## 進制顯示頁

USB 1.1匯流排協定

設定 封包 進制顯示 註冊

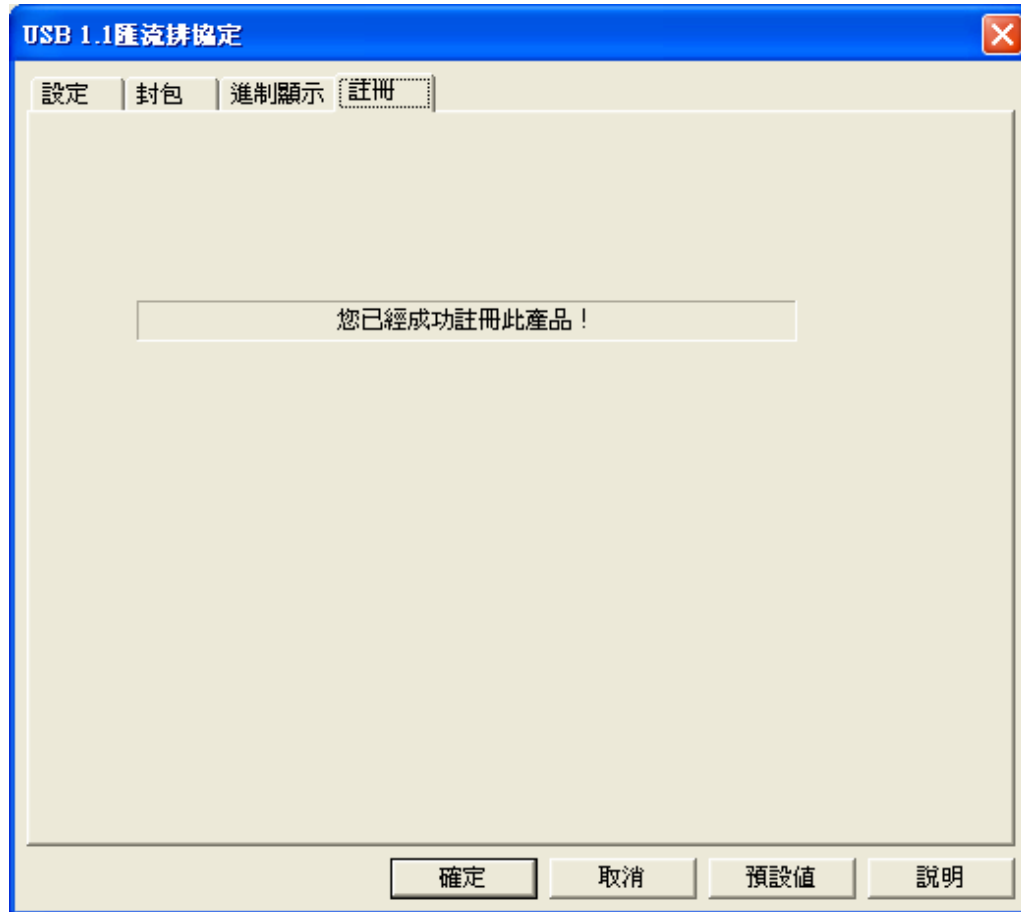
☒ 啓動

|            |                           |                           |                                       |                             |
|------------|---------------------------|---------------------------|---------------------------------------|-----------------------------|
| Sync:      | <input type="radio"/> 二進制 | <input type="radio"/> 十進制 | <input checked="" type="radio"/> 十六進制 | <input type="radio"/> ASCII |
| Frame:     | <input type="radio"/> 二進制 | <input type="radio"/> 十進制 | <input checked="" type="radio"/> 十六進制 | <input type="radio"/> ASCII |
| Address:   | <input type="radio"/> 二進制 | <input type="radio"/> 十進制 | <input checked="" type="radio"/> 十六進制 | <input type="radio"/> ASCII |
| Endpoint:  | <input type="radio"/> 二進制 | <input type="radio"/> 十進制 | <input checked="" type="radio"/> 十六進制 | <input type="radio"/> ASCII |
| Data:      | <input type="radio"/> 二進制 | <input type="radio"/> 十進制 | <input checked="" type="radio"/> 十六進制 | <input type="radio"/> ASCII |
| CRC:       | <input type="radio"/> 二進制 | <input type="radio"/> 十進制 | <input checked="" type="radio"/> 十六進制 | <input type="radio"/> ASCII |
| Type:      | <input type="radio"/> 二進制 | <input type="radio"/> 十進制 | <input checked="" type="radio"/> 十六進制 | <input type="radio"/> ASCII |
| Recipient: | <input type="radio"/> 二進制 | <input type="radio"/> 十進制 | <input checked="" type="radio"/> 十六進制 | <input type="radio"/> ASCII |
| wValue:    | <input type="radio"/> 二進制 | <input type="radio"/> 十進制 | <input checked="" type="radio"/> 十六進制 | <input type="radio"/> ASCII |
| bRequest:  | <input type="radio"/> 二進制 | <input type="radio"/> 十進制 | <input checked="" type="radio"/> 十六進制 | <input type="radio"/> ASCII |
| wIndex:    | <input type="radio"/> 二進制 | <input type="radio"/> 十進制 | <input checked="" type="radio"/> 十六進制 | <input type="radio"/> ASCII |
| wLength:   | <input type="radio"/> 二進制 | <input type="radio"/> 十進制 | <input checked="" type="radio"/> 十六進制 | <input type="radio"/> ASCII |

確定 取消 預設值 說明

當啓用自定義進制顯示時，Sync, Frame, Address, Endpoint, Data, CRC, Type, Recipient, wValue, bRequest, wIndex, wLength 用戶可自定義其進制，波形區、封包列表 Sync, Frame, Address, Endpoint, Data, CRC, Type, Recipient, wValue, bRequest, wIndex, wLength 資料格式受模組控制。不啓用時，爲灰色狀態，不可點選進制設定。

## 註冊頁





### 3 使用說明

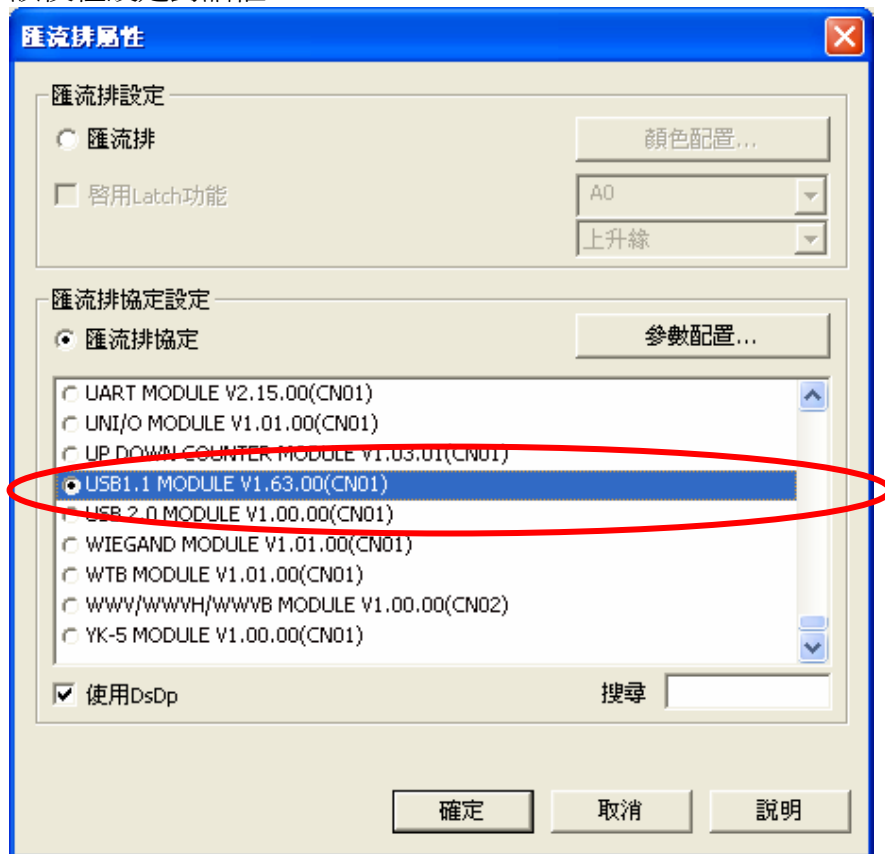
**STEP 1.** 在通道名稱區域右鍵，點選歸納信號線為匯流排，把 A0、A1 歸納為 Bus1，USB 1.1 匯流排協定需要 2 線解碼。



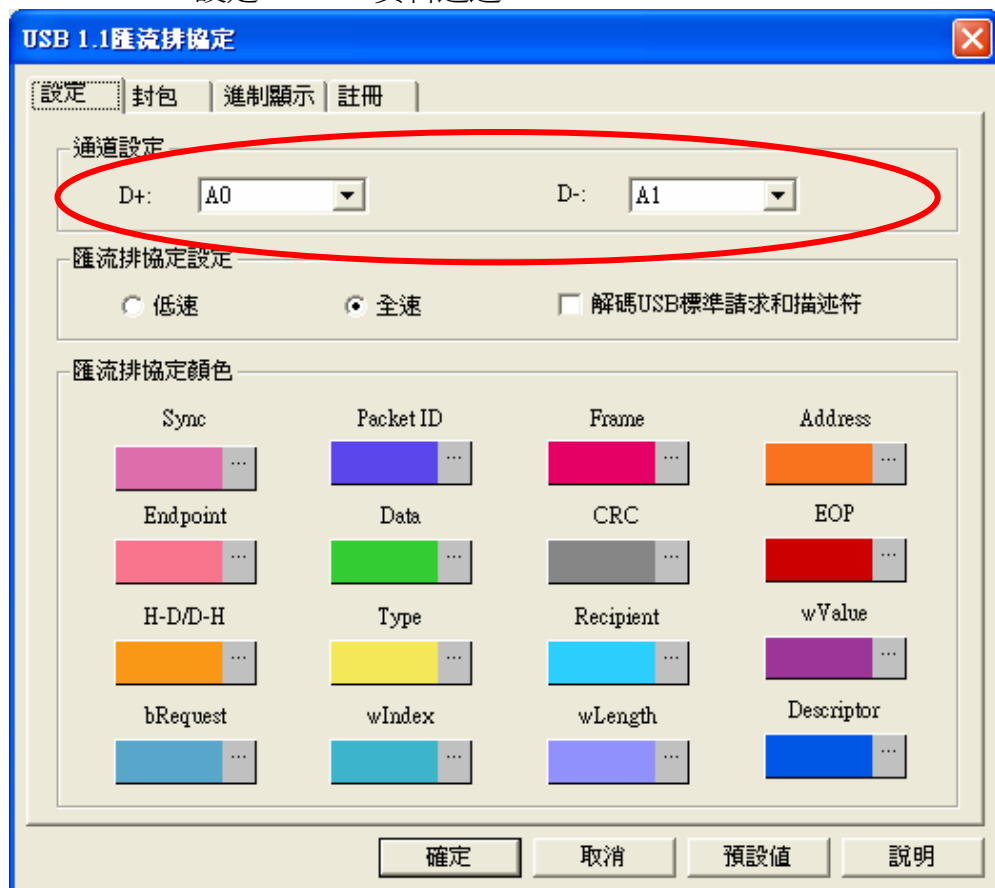
**STEP 2.** 在通道區域選擇 Bus1 後按右鍵，點選匯流排屬性，調出匯流排屬性對話框。



**STEP 3.** 在匯流排屬性對話框，點選 USB 1.1 MODULE V1.63.00(CN01)，再單擊參數配置按鈕調出該模組設定對話框。



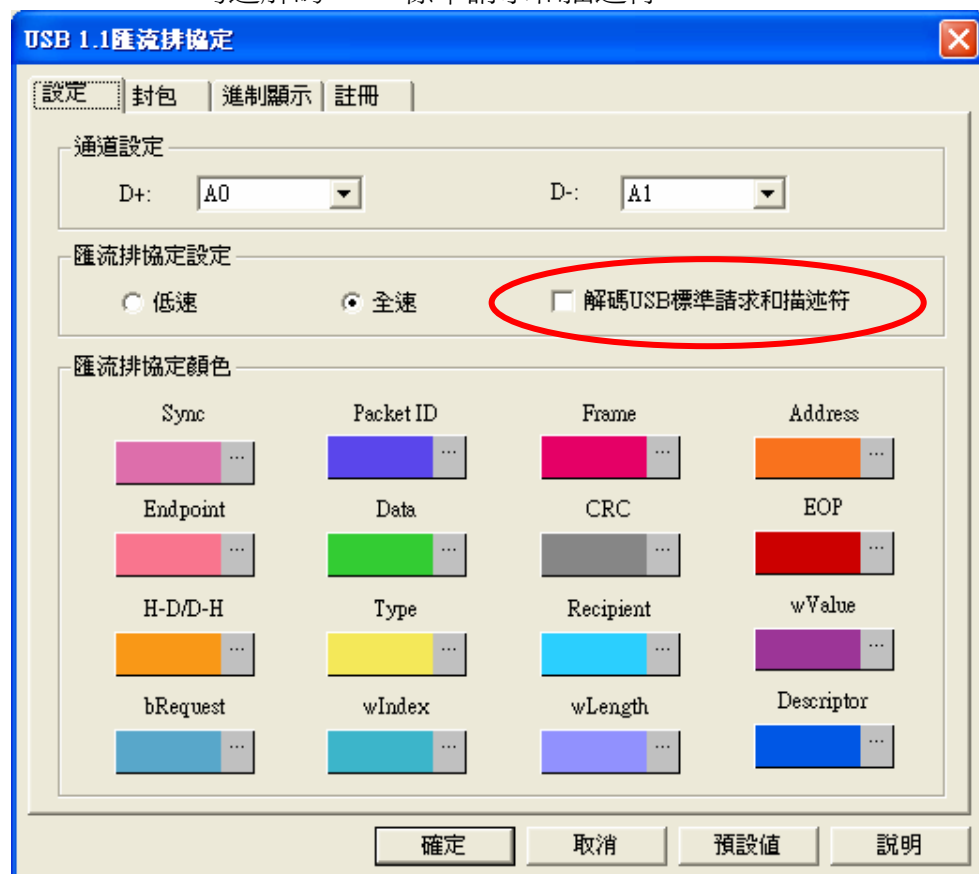
**STEP 4.** 設定 D+，D-資料通道。



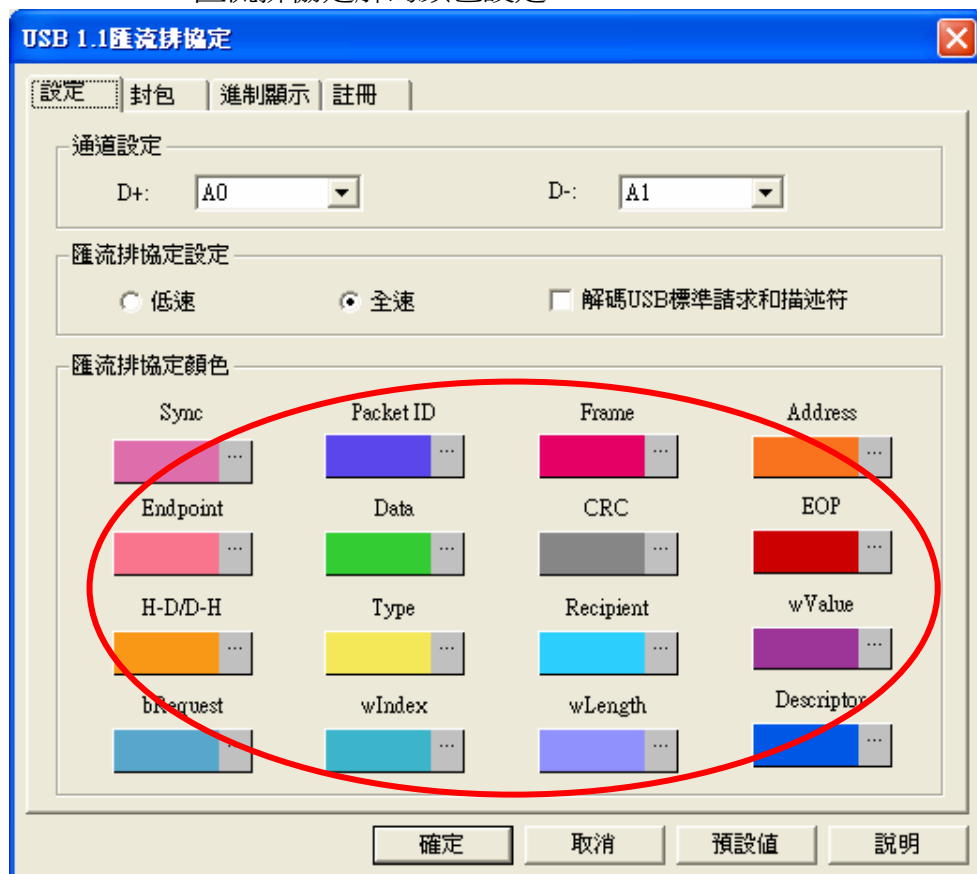
## STEP 5. 設定低速或是全速解碼。



## STEP 6. 勾選解碼 USB 標準請求和描述符。

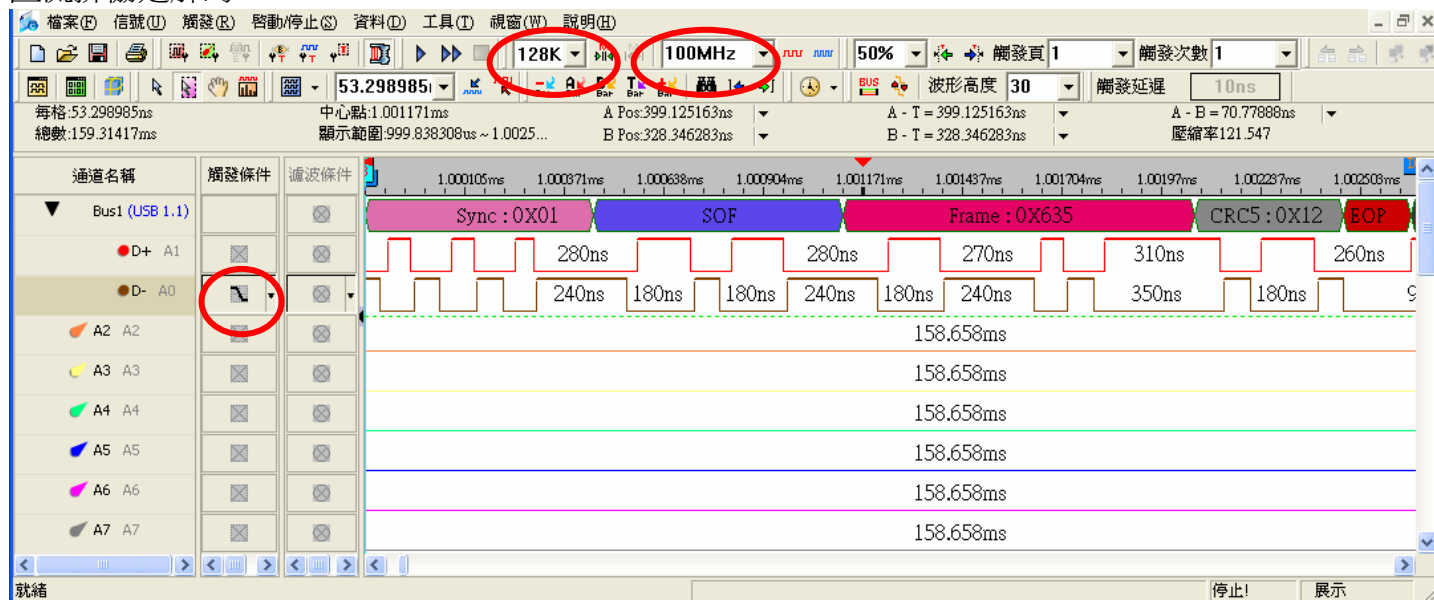


## STEP 7. 匯流排協定解碼顏色設定。



## STEP 8. 匯流排協定解碼完成圖示，設定觸發條件為下降緣，記憶深度為 128K、取樣頻率為 100MHz。(取樣頻率最好是待測訊號的 4 倍以上)

### 匯流排協定解碼



封包列表

